

# PCIe8920 高速数字化仪

## 产品使用手册

V6.00.00



## ■ 关于本手册

本手册为阿尔泰科技推出的 PCIe8920 高速数字化仪的用户手册,其中包括快速上手、产品功能概述、设备特性、AI 模拟量输入、产品保修等。

文档版本: V6.00.00

# 目 录

■ 关于本手册.....	1
■ 1 快速上手.....	4
1.1 产品包装内容.....	4
1.2 安装指导.....	4
1.2.1 注意事项.....	4
1.2.2 应用软件.....	4
1.2.3 软件安装指导.....	4
1.2.4 硬件安装指导.....	5
1.3 设备接口定义.....	5
1.4 板卡使用环境.....	5
■ 2 功能概述.....	6
2.1 产品应用.....	6
2.2 产品特点.....	6
2.3 规格参数.....	6
2.3.1 垂直系统.....	6
2.3.2 水平系统.....	7
2.3.3 频谱特性.....	8
2.3.4 时基.....	8
2.3.5 触发.....	9
2.3.6 板卡功耗.....	9
■ 3 设备特性.....	10
3.1 功能框图.....	10
3.2 板卡尺寸图.....	10
3.3 产品外观图.....	11
3.4 接口定义.....	11
■ 4 AI模拟量输入.....	13
4.1 AI功能框图.....	13
4.2 AI校准.....	13
4.3 AD数据格式及码值换算.....	13
4.4 AI信号连接.....	14
4.5 AD数据采集注意事项.....	14
4.6 AD数据存储顺序.....	14
4.6.1 单通道数据采集排列方式.....	14
4.6.2 多通道数据采集排列方式.....	14
4.7 AD扫描时基与抽样速率.....	15
4.7.1 AD扫描时基.....	15

4.7.2	AD抽样速率 .....	15
4.8	AI采集模式.....	16
4.8.1	连续采样 .....	16
4.8.2	有限点采样 .....	17
4.9	多卡同步的实现方法.....	20
<b>■</b>	<b>5触发.....</b>	<b>22</b>
5.1	触发功能框图 .....	22
5.2	触发功能 .....	22
5.2.1	软件触发 .....	22
5.2.2	通道触发 .....	22
5.2.3	外部触发 .....	23
5.2.4	同步信号触发 .....	23
5.3	触发类型 .....	23
5.3.1	模拟边沿触发功能 .....	23
5.3.2	模拟窗触发功能 .....	24
5.3.3	脉冲触发 .....	25
5.3.4	外部数字触发 .....	25
<b>■</b>	<b>6 产品保修.....</b>	<b>26</b>
6.1	保修 .....	26
6.2	技术支持与服务 .....	26
6.3	返修注意事项 .....	26
<b>■</b>	<b>附录A：各种标识、概念的命名约定.....</b>	<b>27</b>

## 1 快速上手

本章主要介绍初次使用 PCIe8920 需要了解和掌握的知识，以及需要的相关准备工作，可以帮助用户熟悉 PCIe8920 使用流程，快速上手。

### 1.1 产品包装内容

打开 PCIe8920 板卡包装后，用户将会发现如下物品：

- PCIe8920 板卡一个。
- 阿尔泰科技软件光盘一张，该光盘包括如下内容：
  - 1)、本公司所有产品软件安装包，用户可在光盘中找到 ArtScope 软件安装包。
  - 2)、用户手册（PDF 格式电子版文档）。

### 1.2 安装指导

#### 1.2.1 注意事项

- 1)、先用手触摸机箱的金属部分来移除身体所附的静电，也可使用接地腕带。
- 2)、取卡时只能握住卡的边缘或金属托架，不要触碰电子元件，防止芯片受到静电的危害。
- 3)、检查板卡上是否有明显的损伤如元件松动、元件破损、板子有破损等。如果有明显损坏，请立即与销售人员进行联系，切勿将损坏的板卡安装至系统。



**板卡不可以在系统带电的情况下插拔！**

#### 1.2.2 应用软件

用户在使用 PCIe8920 时，可以根据实际需要安装相关的应用开发环境，例如 Microsoft Visual Studio、NI LabVIEW 等。

ArtScop 是北京阿尔泰科技发展有限公司采集设备的驱动程序及开发套件，用以实现从简单到复杂的数据采集任务，高效快速搭建测试系统。

- 支持大多数 ART 硬件设备。
- 支持的操作系统：Windows 10/8/7/XP，LabVIEW RT（Linux 的支持情况，请致电技术支持咨询 400-860-3335）。
- 支持的编程语言和平台有：C/C++，LabVIEW 等。
- 提供 VC、C#、Labview 的编程范例程序，在 {ART Technology Directory\ArtScop\Sample} 目录中可以找到。
- 设备驱动提供的 dll，可以在 Windows 平台下的几乎任何编程环境中使用。

#### 1.2.3 软件安装指导

在不同操作系统下安装 ArtScope 的方法一致。

第一步：将产品包装中附带的光盘插入光驱中，等待识别到光盘后，可查找到 ArtScope 软件安装包；如果您的硬件平台设备没有光驱，请从阿尔泰科技官网下载 ArtScop 软件安装包，链接地址：<http://www.art-control.com/>。

第二步：双击 ArtScope 软件安装包，进入安装向导，按照向导提示进行每一步安装即完成。

### 1.2.4 硬件安装指导

将 PCIe8920 正确安装在 PC 机中，安装成功后开机，系统会自动安装驱动，若未成功安装驱动按下述方法操作。

- 1)、打开 DMC(设备管理配置工具)。
- 2)、选中要安装的设备，右击选择‘更新驱动’，按向导提示进行下一步安装即完成。

## 1.3 设备接口定义

- ◆ PCIe8920 相关接口信息可以参见本手册<3.4 接口定义>章节。

## 1.4 板卡使用环境

- ◆ 工作温度范围: 0°C ~ +55°C
- ◆ 工作相对湿度范围: 10% ~ +90%
- ◆ 存储相对湿度: 5% ~ +95%
- ◆ 存储温度范围: -20°C ~ +70°C
- ◆ 操作系统平台: XP/ windows 7/ windows 8/windows 10

## 2 功能概述

高速数字化仪又称基于计算机的示波器，能够将模拟信号数字化，它提供了一个开放的架构以及灵活的、软件自定义的功能，使时域及频域应用实现了多样化应用。

### 2.1 产品应用

PCIe8920 是 2 通道 8 位 2GS/s 采样数字化仪，模块触发方式灵活，可设置内部、外部、通道或系统同步等触发采集，每通道采样速率为 1GS/s，双通道交织采样达 2GS/s，模拟信号处理可选择 1~2 个通道，输入阻抗  $50\ \Omega$ ，耦合方式 DC/AC，配合主机和驱动软件，能方便地捕捉和分析瞬态信号、带宽模拟信号。配备了容量高达 2GB 的板载内存。

PCIe8920 配备了 8 位高线性度的 AD 转换器，是无线通讯、雷达/声纳、超声、图形成像等高动态范围应用的理想选择。

### 2.2 产品特点

- ◆ PCI Express x8 Gen 2 接口
- ◆ 2 通道单端模拟输入
- ◆ 8 位高分辨率 ADC
- ◆ 最高实时采样率：单通道工作 2GS/s，双通道同时工作每通道 1GS/s
- ◆ 模拟输入带宽： 500M（100mV/Div）  
400M（1V/Div）
- ◆ 板载 2GB 内存：单通道模式下存储深度 2GB/CH  
双通道模式下每通道存储深度 1GB/CH
- ◆ 可编程输入电压范围（V/Div）：0.1、1
- ◆ 最大输入电压：5Vrms
- ◆ 输入阻抗： $50\ \Omega \pm 1.5\%$
- ◆ 耦合方式：AC/DC 可选
- ◆ BNC 外部触发输入接口，输入最大电压范围为  $\pm 2V$
- ◆ 触发模式：中间触发、后触发、预触发、硬件延时触发
- ◆ 触 发 源：软件触发、外触发、同步信号触发、通道触发
- ◆ 触发类型：边沿触发、窗触发、脉冲触发
- ◆ 全自动校准，也可手动
- ◆ 通过同步触发总线接口实现多模块之间同步

### 2.3 规格参数

#### 2.3.1 垂直系统

- 通道数：2
- 输入阻抗： $50\ \Omega \pm 1.5\%$
- 输入形式：交流耦合，直流耦合

- 输入电压范围 (V/Div): 0.1、1
- 最大输入电压: 5Vrms
- 分辨率: 8bits
- 直流精度:

垂直偏量为 0:

范围 (V/Div)	直流精度
0.1	$\pm(1\% \times \text{输入信号} + 1.0\% \times \text{满量程} + 1\text{mV})$
1	$\pm(1\% \times \text{输入信号} + 1.0\% \times \text{满量程} + 8\text{mV})$

垂直偏量不为 0:

范围 (V/Div)	直流精度
0.1	$\pm(1\% \times \text{输入信号} + 1.0\% \times \text{偏置} + 3.0\% \times \text{满量程} + 1\text{mV})$
1	$\pm(1\% \times \text{输入信号} + 1.0\% \times \text{偏置} + 3.0\% \times \text{满量程} + 8\text{mV})$

\*注: 公式中所述“输入信号”及“偏置”为绝对值。

- 偏置范围:

范围 (V/Div)	偏移范围 (V)
0.1	$\pm 0.4$
1	$\pm 4$

- $\Delta V$ (幅度)精度:  $\pm(2.0\% \times \text{读数} + 3\% \times \text{FS} + 1\text{mV})$
- 上升/下降时间典型值 (50Ω 时适配 BNC 终端适配器):  $< 2\text{ns}$
- AC 耦合截止频率: 50Ω: 100KHz

### 2.3.2 水平系统

- 最高实时采样率: 单通道工作 2GS/s  
双通道同时工作每通道 1GS/s
- 采样率范围: 200S/s~2GS/s (软件可调)
- 时基范围: 1ns/div~500s/div
- 时基精度: 25ppm
- 时间分辨率: 0.5ns(单次实时)
- 存储深度: 单通道采样时存储深度为 2GB/CH  
双通道采样时存储深度为 1GB/CH
- 时基稳定度: 等于当前时基的稳定度。(内部板载时基稳定度  $\pm 10\text{ppm}$ )
- 采样时钟源选择: 内部时钟、外部时钟  
内时钟锁相环参考源可选为: 板载晶振、外部参考 10M  
外部时钟信号: 接口类型为 SMB 接口  
频率范围为 600MHz~1GHz  
时钟类型为正弦波



输入阻抗为 50Ω  
 输入耦合为交流耦合  
 输入范围为 2V<sub>pp</sub>~5V<sub>pp</sub>  
 过压保护为 5V<sub>pp</sub>

### 2.3.3 频谱特性

输入范围 (V/Div)	SNR	THD	SFDR	ENOB(Bit)
0.1	45.0	58.4	48.5	7.3
1	44.8	58.2	45.5	7.2



- ①采样率：1GS/s,对应量程满量程输入信号。
- ②典型值测量方法：在 1V/Div 输入范围下，将信号放到-1dB，以 1GS/s 的采样速率采集 1MHz 正弦波，数据采集宽度为 64K，加 Hanning 窗进行 FFT 分析。

### 2.3.4 时基

#### 内部板载时钟（内部 VCXO）

规格	值	说明
采样频率范围	实时采样：1S/s 到 2 GS/s	由用于所有小于 2 GS/s 频率的 n 抽取划分 1TIS 是实时采样
时基精度	无锁相参考时钟：1 GHz ±30 ppm 外部校准温度±3° C 以内	参考时钟精度为 25 ppm，在大部分 PXI 机箱中适应所有温度
时基偏移	无锁相参考时钟：±7 ppm/° C	—
采样时钟延迟范围	±1 采样时钟周期	—
采样时钟延迟/ 调整分辨率	≤5 ps	—

#### 外部采样时钟

规格	值	说明
来源	CLK_IN（面板 SMB 连接器）	—
频率范围	600 MHz 到 1 GHz	由可用的 $1 \leq n \leq 4,294,967,296$ n 抽取划分。
输入电压范围	正弦波：2V <sub>pk-pk</sub> 到 3 V <sub>pk-pk</sub>	—
输入阻抗	50 Ω	—
耦合方式	AC	—
工作周期差	45%到 55%	—

### 锁相(PLL) 参考时钟

规格	值
来源	板载 10M 时钟 (TCXO)、CLK_IN (SMB 连接器)
频率	CLK_IN 输入时钟频率应为: 10 MHz。 PLL 参考时钟频率必须精确到 $\pm 50$ ppm。
输入电平	TTL 信号
工作周期公差	45%到 55%

### 2.3.5 触发

- 触发模式: 中间触发、后触发、预触发、硬件延时触发
- 触发源: 软件触发、外触发、同步信号触发、通道 0 触发 (CH0)、通道 1 触发 (CH1)
- 外触类型: 边沿触发、窗触发、脉冲触发
- 触发方向: 边沿触发对应上升沿触发、下降沿触发、上下边沿触发  
窗触发对应入窗、出窗  
脉冲触发对应大于设定值、小于设定值、等于设定值、不等于设定值
- 触发极性: 脉冲触发下对应正极性/正相、负极性/负向
- 通道触发电平范围: 100%FS
- 脉冲触发: 最小宽度 16ns, 最大宽度 10S

### 2.3.6 板卡功耗

板卡功耗供电电压(V)	电流 (mA)
+3.3	1000
+12	1150
+5	300
总功耗(W)	18 W

### 3 设备特性

本章主要介绍 PCIe8920 相关的设备特性，主要包括板卡尺寸信息、主要元件布局图、接口定义，为用户在使用 PCIe8920 过程中提供相关参考。

#### 3.1 功能框图

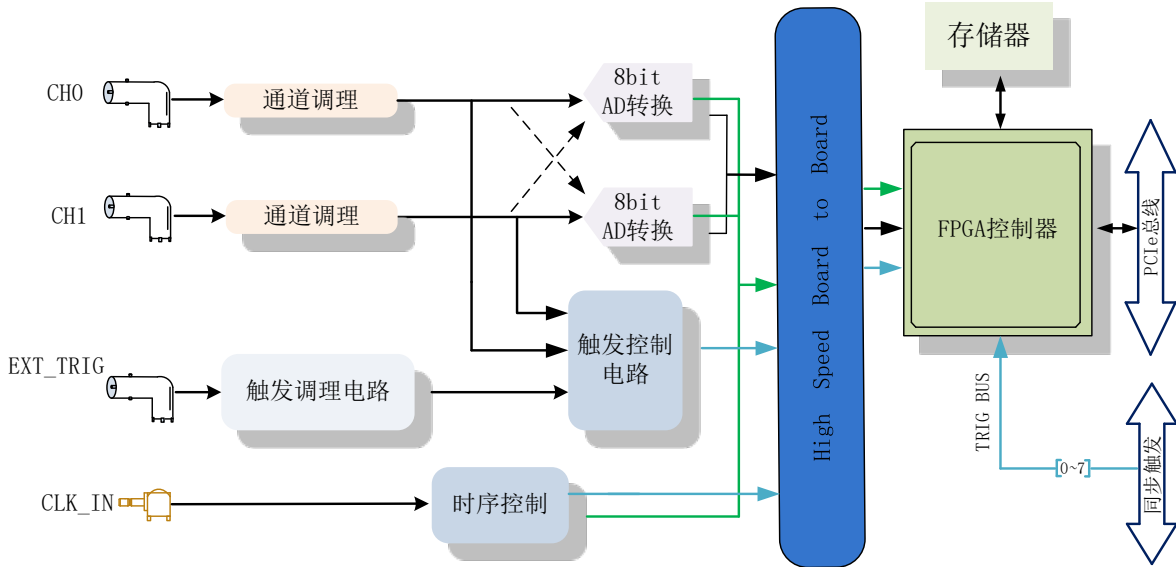


图 3-1-1 PCIe8920 系统框图

#### 3.2 板卡尺寸图

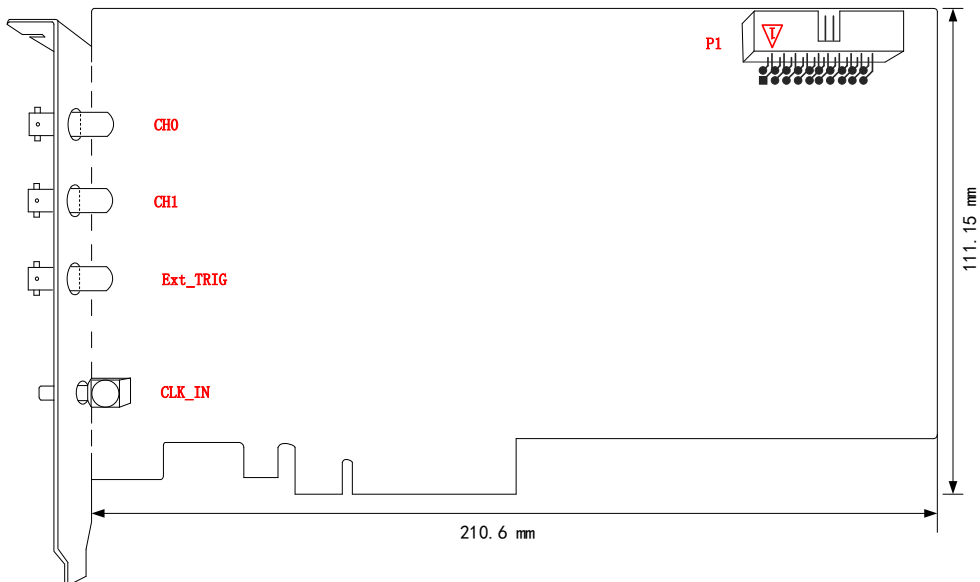


图 3-2-1 PCIe8920 板卡尺寸图

### 3.3 产品外观图

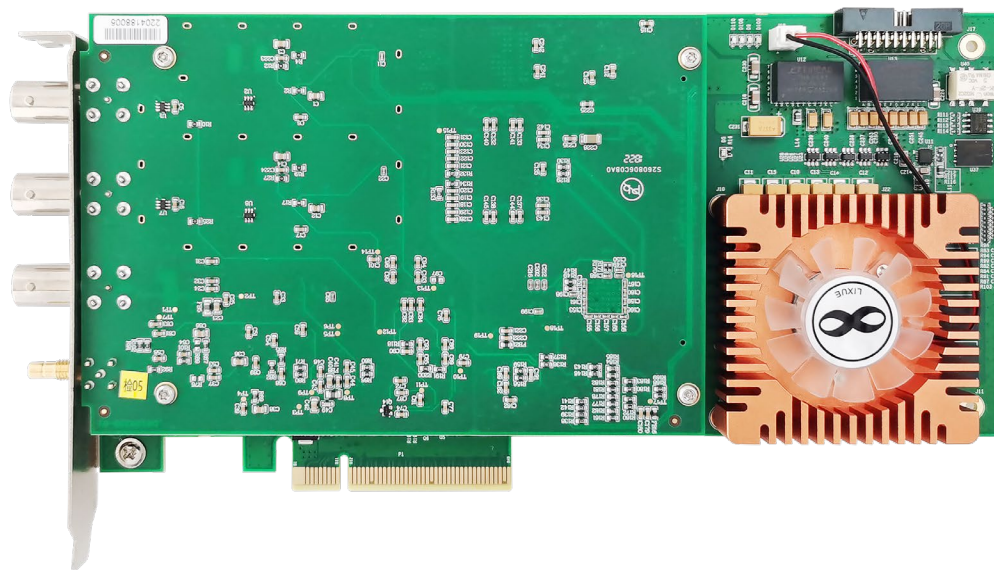


图 3-3-1 PCIe8920 产品外观图

### 3.4 接口定义

- ◆ CH0: 通道 0 模拟信号输入接口 (BNC 连接器母插头)
- ◆ CH1: 通道 1 模拟信号输入接口 (BNC 连接器母插头)
- ◆ EXT\_TRIG: 外部触发输入接口 (BNC 连接器母插头)
- ◆ CLK\_IN: 外部时钟或外部 10M 时钟输入接口 (SMB 连接器公插头)
- ◆ P1: 系统同步触发总线接口



注：外部触发输入接口可接入±2V 的模拟信号

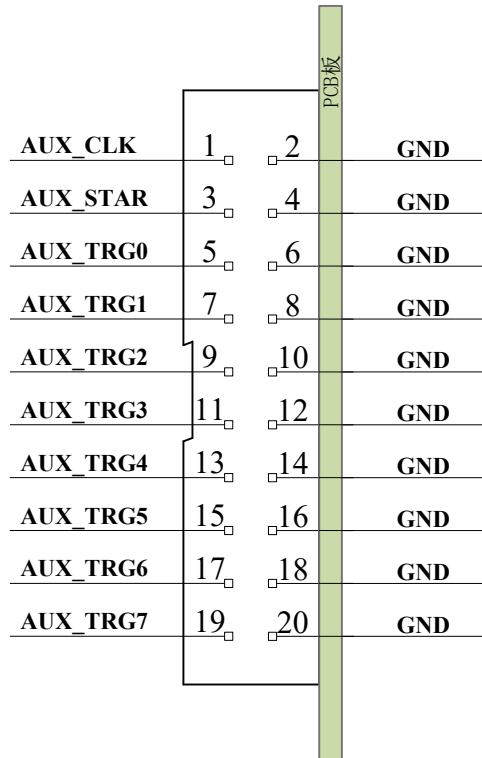


图 3-4-1 P1 管脚定义

表 3-4-1: 关于 P1 管脚功能概述

信号名称	管脚特性	管脚功能概述
AUX_TRG0~AUX_TRG7	Input/Output	同步触发信号
AUX_CLK	Input	同步10M时钟(主卡输出,从卡输入)
AUX_STAR		保留
DGND	GND	数字地

## 4 AI 模拟量输入

本章主要介绍 PCIe8920 AD 模拟量输入的相关性质，主要包括 AI 模拟量输入功能框图、AI 校准、信号连接、AI 采集、AI 触发等，为用户在使用 PCIe8920 过程中提供相关参考。

### 4.1 AI 功能框图

PCIe8920 的模拟输入部分主要由输入保护、校准电路、交直流耦合选择电路、放大电路、抗混叠滤波电路、ADC 转换等模块组成。

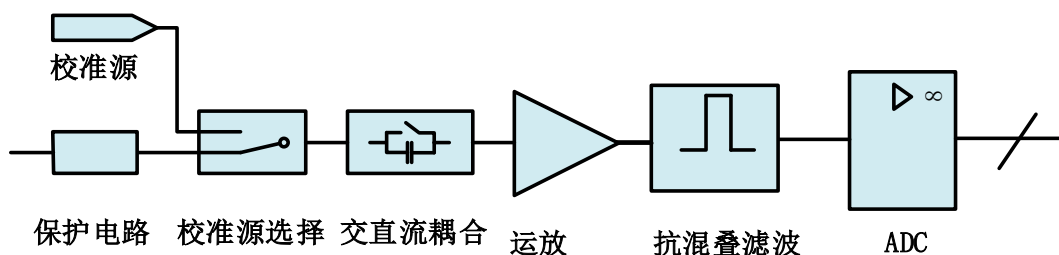


图 4-1-1 AD 功能框图

### 4.2 AI 校准

PCIe8920 模拟量输入校准方式为 AI 软件自动校准。AI 软件自动校准能在不使用任何外部信号、参考电压或测量设备的情况下，自动测量并校准偏移误差和增益误差。

产品出厂时已经校准，校准常量被保存在固定的存储区域。

由于误差会随着时间和温度变化，建议用户在需要时重新校准。



在 AI 校准开始前，请至少将数字化仪预热 15 分钟，且自动校准时，数字化仪不要连接任何外部信号。

### 4.3 AD 数据格式及码值换算

AD 双极性模拟量输入的数据格式

输入电压值	AD原始码(二进制)	AD原始码(十六进制)	求补后的码(十进制)
正满度	1111 1111	FF	255
正满度-1LSB	1111 1110	FE	254
中间值+1LSB	1000 0001	81	129
中间值(零点)	1000 0000	80	128
中间值-1LSB	0111 1111	7F	127
负满度+1LSB	0000 0001	01	1
负满度	0000 0000	00	0

注明：PCIe8920 输入量程为 0.1V/Div、1V/Div 为双极性输入（输入信号允许在正负端范围变化）。双极性量程的转换关系公式为：

$$0.1V/Div : Volt = (800.00/256) * (ADBuffer[0] \& 0xFF) - 400.00mV;$$

1V/Div : Volt = (8000.00/256) \*(ADBuffer[0]&0xFF)-4000.00mV;



用户若将超出最大模拟输入电压范围的信号连接至板卡会造成数据采集失真甚至设备损坏，由此造成的损坏本公司不承担任何责任。

## 4.4 AI 信号连接

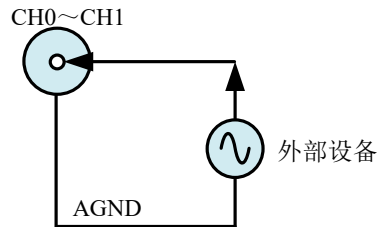


图 4-4-1 AI 信号连接

## 4.5 AD 数据采集注意事项

PCIe8920 可以高速采集模拟输入通道，实现高精度采集。但使用过程中会有一些因素增加系统的噪声，降低系统测量的准确性。

用户需注意以下几点，以确保高精度采集的实现。

### ◆ 使用阻抗匹配的信号源（50Ω）

使用 50Ω 信号源，可以抑制信号采集过程中发生反射现象，提高系统精确度。

### ◆ 使用高质量电缆

使用高质量电缆可以最大限度地提高精确度，减小串扰、传输线效应和噪声等几个方面的影响。建议用户使用具有良好屏蔽效果的电缆。

### ◆ 降低相邻通道间的电压差

### ◆ 在相邻信号通道间插入地信号

### ◆ 选择合适的采样速率

### ◆ 电磁屏蔽

高频电磁波会对数据采集造成干扰，建议使用过程中远离高频电磁波环境，以提高系统精确度。

### ◆ 在低速采集系统中，程控放大器可通过降低噪声来增加精度。在高速采集系统中，更多采样点平均分配，采样结果会更加精确。用户需根据实际需求选择合适的采样速率。

## 4.6 AD 数据存储顺序

### 4.6.1 单通道数据采集排列方式

当采样通道总数等于1时，则为单通道采集。在单通道采集中，通道0和通道1都可以被选择为单通道采集。

### 4.6.2 多通道数据采集排列方式

当采样通道总数大于1时，则为多通道采集，多通道采集中仅支持双通道采集。如果用户使能所有通道，因每个8Bit采样数据点均由1个字(即两个字节)构成，则数据排列方式：

0通道第一个采样点、1通道第一个采样点

0通道第二个采样点、1通道第二个采样点

以此类推。

## 4.7 AD 扫描时基与抽样速率

### 4.7.1 AD 扫描时基

PCIe8920 的模拟输入转换支持 4 种扫描时基源，如图 4-7-1 所示：

参考时钟用在 PCIe8920 锁相环电路中，用来使时基时钟与参考时钟同步。PCIe8920 可以接受前端仪表板上 CLK\_IN 的参考时钟，也可以接受板载 10M 时钟。

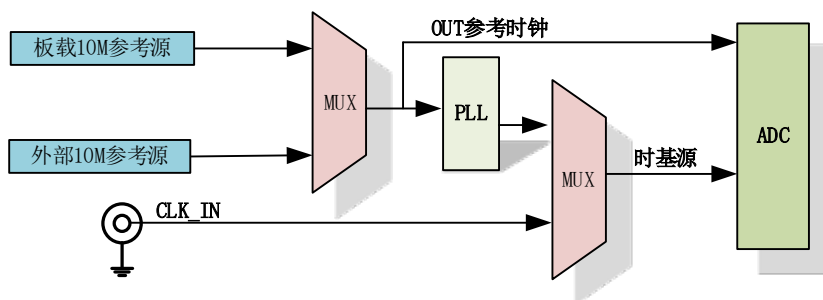


图 4-7-1 时基源框图

板载 10M 基准时钟源、外部 10M 基准时钟源任一时钟源被选择后，所选 10M 基准时钟源接入 PLL 后被倍频为 1GHz，外时钟直接接入（不倍频）；用户可以设置一个 32 位的计数器对 1GHz 时钟进行分频，以得到所需要的 ADC 采样时钟。

$$\text{ADC 采样速率} = 1\text{GHz (外时钟)} / \text{计数器分频值}$$

$$\text{计数器分频值} = 1 \sim 2^{32}$$

#### ➤ 板载 10M 参考源：

使用板载 10M 参考源经板载逻辑控制电路后，根据用户指定的分频数分频产生的时钟信号可触发 AD 定时转换。

PCIe8920 内部 10MHz 晶体振荡器作为内部参考时钟，经过 PLL 倍频后，可为 ADC 提供精确的 1GHz 时钟。

该时钟源模式时，用户不需要外接任何时钟，只需要在软件界面时钟源选择内时钟即可，硬件会自动切换到板载 10M 时钟上，用户根据软件设置适合的采样时频率即可。

$$\text{ADC 采样速率} = 1\text{GHz (外时钟)} / \text{计数器分频}$$

#### ➤ 外部参考 10M：

PCIe8920 可选择外部时钟源作为参考时钟，当选择外部参考 10M 时，板外时钟信号可通过 CLK\_IN 管脚接入，经锁相环倍频后可为 ADC 提供精确的 1GHz 时钟。外部参考时钟被限制为 10MHz。

#### ➤ 外部时钟：

PCIe8920 可选择外部时钟源作为 ADC 采样时钟，当选择外部采样时钟时，板外时钟信号可通过 CLK\_IN 管脚接入，该外部采样时钟的范围为 600MHz-1GHz。



① AD 实际采样频率 = 外时钟频率 / ADC 时钟分频器。

② 该外部采样时钟输入频率的范围为 600M~1GHz 幅值 2Vpp~5Vpp。

### 4.7.2 AD 抽样速率

一旦选择了扫描时基源，用户就可以设置一个 32 位的计数器来分频，得到需要的抽样速率，如图 4-7-2 所示。下面的公式决定了 ADC 的抽样频率：

$$\text{抽样速率} = \text{扫描时基频率} / \text{ADC 时钟分频器}$$



其中:ADC 时钟分频器=1,2,3,4,5..... $2^{32}-1$  (最大)

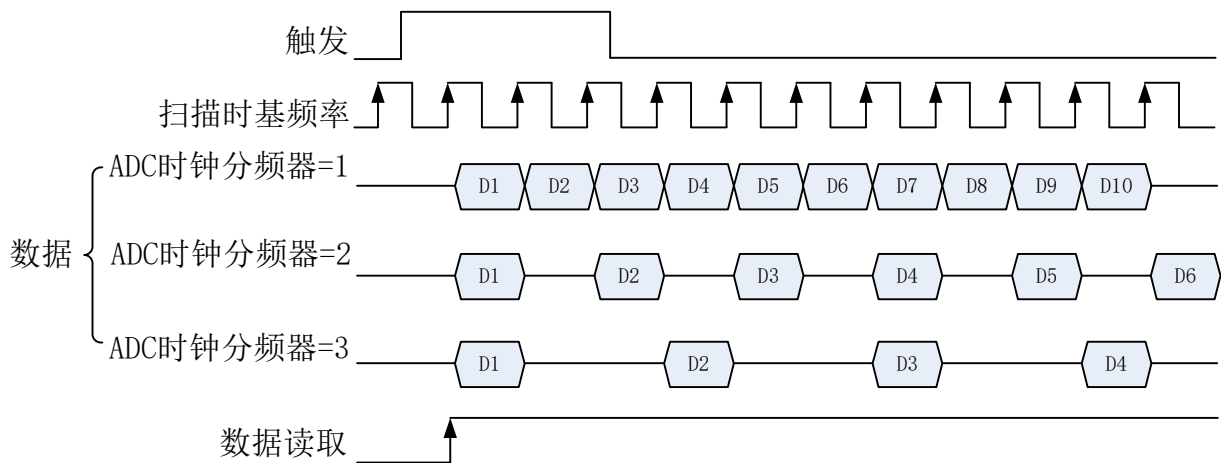


图 4-7-2 AD 抽样速率示意图

## 4.8 AI 采集模式

高速的 PCI 数字化仪都需要配备大量的板载内存以暂存来自高速 ADC 的数据，主要原因是当时的 PCI 总线仅能提供约 132MB/s (32 位、33MHz) 的数据带宽 (多数系统仅能达到约 80MB/s)，无法满足超过总线带宽的数字化仪所需要的数据带宽。为了增加记录或者采集时间，512MB、1GB 或者 2GB 的板载内存会被应用于数字化仪之上。PCI Express 总线提供高达 250 MB / s 的专用带宽。与 PCI 总线不同的是，PCI Express 总线是并行总线架构，划分带宽总线上的所有设备。数据传输可达到 2.5 Gb / s，这使得每通道的理论带宽达到 250 MB / s。与 PCI 总线相比，PCI Express 总线具有低延迟、高带宽及点对点的传输特性，数据带宽有了显著的提升，数据可以更快地流向系统。

PCIe8920 采用了 PCI Express2.0 ×8 接口，配备了 1GS/s 采样率，两通道同步 AD 转换芯片，最大可以产生 2000MB/s 的数据，这些数据会被暂存到板载内存上，接下来经由总线控制器及 PCI Express 接口，传送到 PCI Express 控制器的系统内存上，做后续的计算和处理。因此，当数据从 AD 转换芯片到系统内存时，拥有高带宽总线接口是非常有用的。数据在系统中的设备和其他组件之间传输时，主机系统的实际数据吞吐量将取决于系统拓扑结构。例如，数据在数字化仪和主机内存之间传输时，在到主机系统之前先通过 PCIE 控制器。所有数字化仪共享 PCIE 控制器和主机系统链路上的可用带宽。

PCIe8920 提供了连续采样和有限点采样两种采集方式，用户可根据采集系统配置和使用环境选择合适的采集方式。

### 4.8.1 连续采样

在连续采样模式下，PCIe8920 支持后触发及硬件延时触发模式 (如图 4-8-1-1 和图 4-8-1-2 所示)，并提供了 DMA 控制器，它能够帮助达到 PCI Express 总线的最大带宽。DMA 控制器释放了主机 CPU 的负担，未经处理的数据将被直接传送到主机内存中。在 DMA 传输模式中，硬件将获得的数据暂时存储在板载 FIFO (SDRAM) 中，然后再将数据传输到电脑里用户定义的 DMA 缓冲区中。

当达到 AD 触发的条件时，数据将通过总线控制 DMA 传输到系统内存中，直到用户强制终止当前采集。要实现连续采集需要重点考虑以下因素：

- ◆ PCI Express 总线的传输带宽远大于当前 ADC 采集所产生的数据带宽。ADC 所产生的数据带宽与用户选择的采样频率及采样通道数有关，如果主机的 PCI Express 总线带宽无法满足 ADC 的数据带宽

要求，可以通过降低采样频率或者减少通道数据来实现连续采集。

- ◆ 主板上 PCIe switch 扩展槽位型态。每个 PCIe switch 的绕线方式都不同，进而影响数据传输效率。
- ◆ 板载内存大小

连续采集是板载内存用于数据暂存，以避免 CPU 或者 DMA 控制器过于忙碌而无法实时传输数据，PCIe8920 板载 2GB 缓存，在不完全将数据回传系统内存状况下，可以记录长达 1 秒的时间。

- ◆ 系统内存与操作系统

在 PCI Express 系统控制器上，若能配有大容量的系统内存，则可延长数据记录的时间。然而搭配不同的操作系统可能会有不同的内存上限。例如对 32 位操作系统，其内存寻址空间通常不能超过 4GB，而对于 64 位操作系统而言，一般可达 512GB 或者 1TB 的内存寻址。

- ◆ 存储设备

要能稳定的执行大数据的读写工作，选择合适的存储设备极为重要。如果要进行连续数据流存盘，必须配备读写速度高于数据带宽的 RAID（磁盘阵列）或者具备高速接口的固态硬盘。考虑到最佳读写性能，固态硬盘将是最优选择。

#### 4.8.1.1 后触发模式下连续采样

在开始采集任务之后，当触发事件来临时，AD 启动采集并开始传输数据，直到用户强制停止当前采集任务时，数据传输结束。

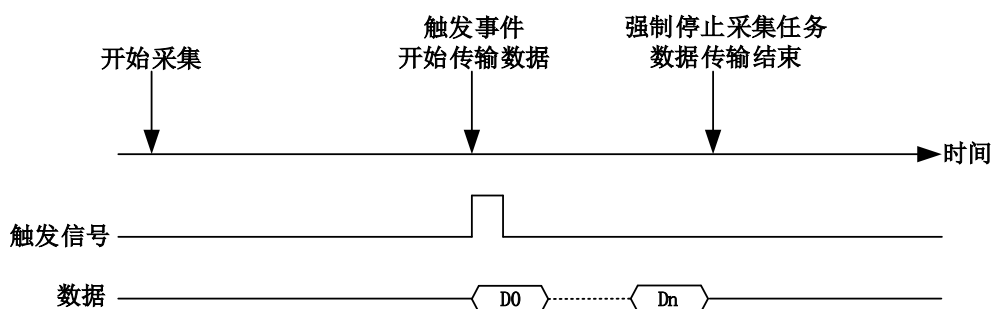


图4-8-1-1 后触发模式下连续采样

#### 4.8.1.2 硬件延时触发模式下连续采样

在开始采集任务之后，当触发事件来临时，延时 M 个数据之后 AD 启动采集并开始传输数据，直到用户强制停止当前采集任务时，数据传输结束。

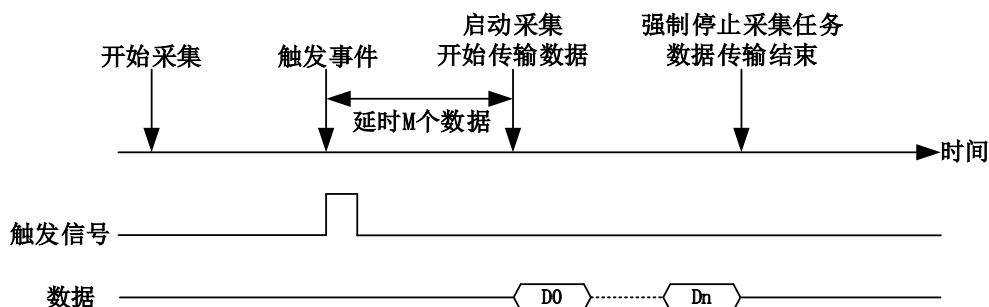


图4-8-1-2 硬件延时触发模式下连续采样

#### 4.8.2 有限点采样

当用户只需要采集某一事件前后的瞬时数据或者硬件环境无法满足连续采集要求时，PCIe8920 可以

采用有限点采样方式，将采集到的数据暂存在板卡的 2GB 内存中，采集结束再将板卡缓存中的数据通过 DMA 控制器上传到主机中，两通道 ADC 在最高采样率下同时采样，最大可以缓存 1 秒的 AD 数据，如果降低采样频率或者减少通道数缓存时间可以更长。

在有限点采集模式下，PCIe8920支持多种触发模式：中间触发、后触发、预触发、硬件延时触发、后触发和硬件延时触发模式下的重复触发。

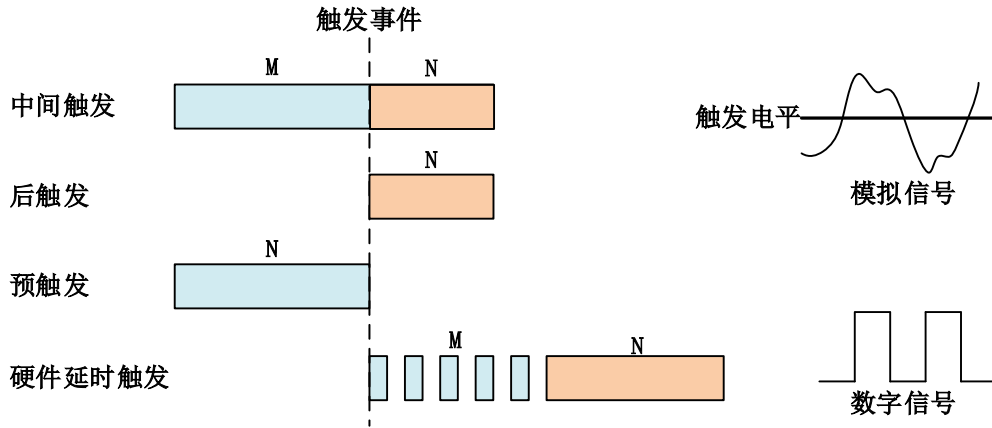


图 4-8-2-1 AD 触发模式

#### 4.8.2.1 中间触发

使用中间触发可采集触发事件之前的 M 个数据和触发事件之后的 N 个数据。

如果触发事件发生在采集完规定量数据 M 之前，则触发事件将被忽略；只有采集完 M 个数据之后，触发事件才有效。

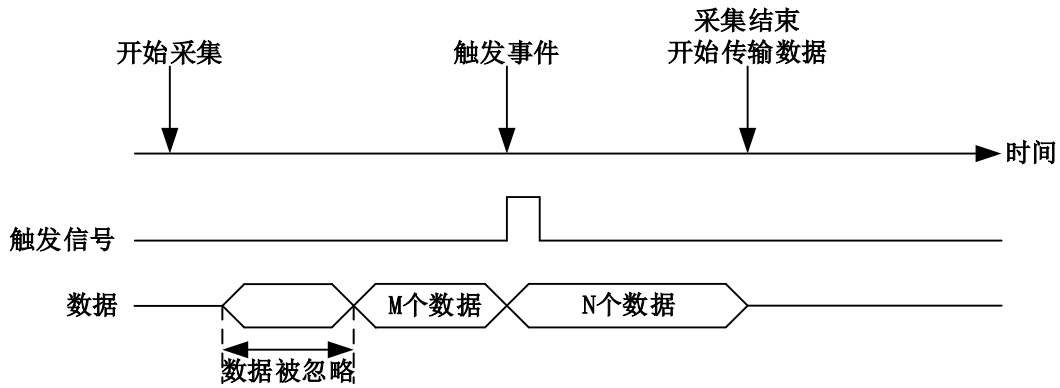


图 4-8-2-2 中间触发

#### 4.8.2.2 后触发

使用后触发可采集触发事件之后的 N 个数据。

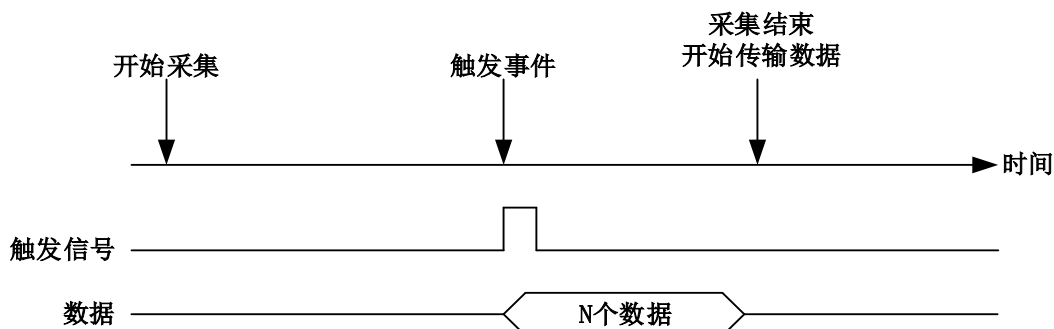


图 4-8-2-3 后触发

### 4.8.2.3 预触发

使用预触发可采集触发事件之前的 N 个数据。

如果触发事件发生在采集完规定量的数据 N 之后，系统只保存触发事件之前的 N 个数据，如下图所示。

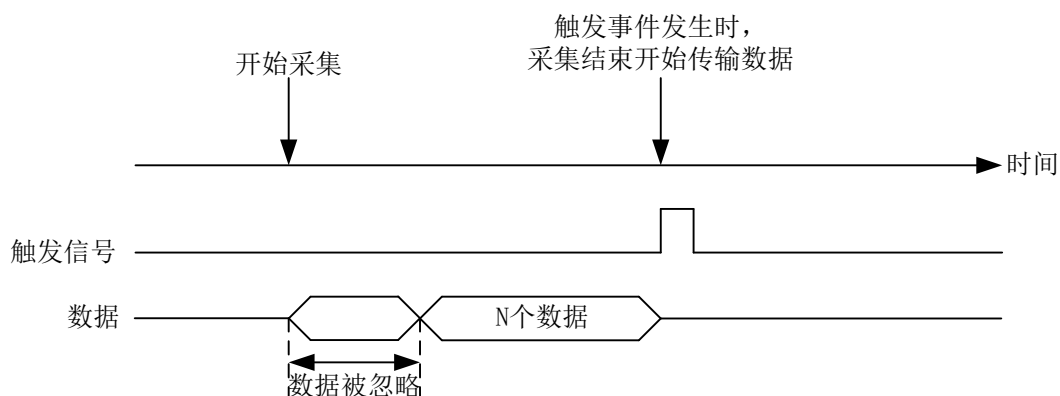


图 4-8-2-4 预触发

如果触发事件发生在采集完规定量的数据 N 之前，系统将忽略触发信号；只有采集完 N 个数据之后，触发事件才有效。如下图所示。

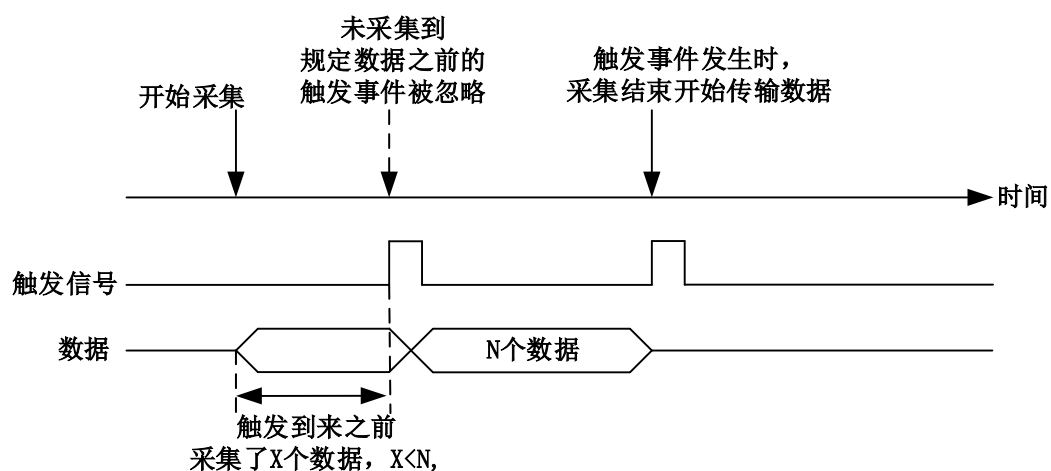


图 4-8-2-5 预触发--采集数据小于 N

### 4.8.2.4 硬件延时触发

硬件延时触发可采集触发事件发生后延时 M 个数据之后的 N 个数据。

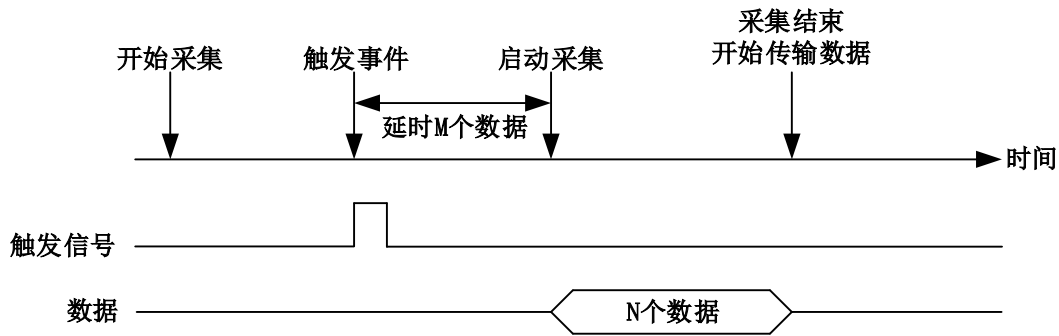


图 4-8-2-6 硬件延时触发

#### 4.8.2.5 后触发和延时触发的重复触发

使用后触发和延时触发的重复触发功能可以在几个触发事件之后采集数据，如图 4-8-2-7 所示，设置触发个数后，每次触发发生，数字转换器都能获得规定的抽样数据。所有抽样后的数据都会存储到板卡存储器上，当采样长度达到规定传输数据时，数据将被传输到计算机的存储器中，直到所有触发事件都触发了。所以最后抽样的数据和下一个触发事件之间只有一个时基的时钟周期。

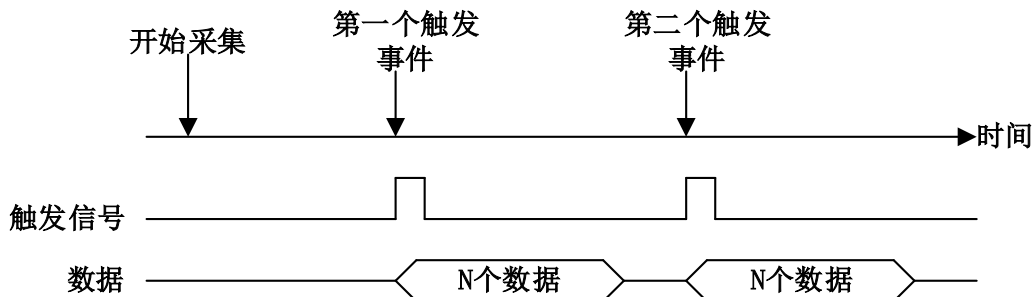


图 4-8-2-7 后触发和延时触发的重复触发

### 4.9 多卡同步的实现方法

PCIe8920多卡同步可以有两种方案，第一：采用主从卡级联，配合使用系统同步总线，第二：采用共同的外时钟，配合使用系统同步总线。

采用主从卡级联的方案时，主卡和从卡都使用同一个Trigger信号连接，从卡接收主卡输出的10M参考时钟，经过时钟电路提供给AD采样时钟；主卡一般使用内时钟模式和同步触发之外的其它触发模式，允许时钟输出，而从卡使用主卡10M时钟模式和同步信号触发模式，不允许时钟输出；待主卡、从卡按相应的时钟源模式被初始化完成后，先启动所有从卡，由于主卡还没有被启动没有输出时钟信号及同步触发信号，所以从卡进入等待状态，直到主卡被启动的同时所有的从卡被启动，即实现了多卡同步启动的功能。

采用主从卡级联多卡同步配置参数：

	主卡参数配置	从卡参数配置
时钟源	板载时钟	主卡同步10M
主设备是否使能	是	否
触发源	软件触发、模拟触发、数字触发	同步信号触发
触发方向	上升、下降、上升下降均触发	同主卡设置一样
同步触发源	TRIG0—TRIG7	同主卡设置一样

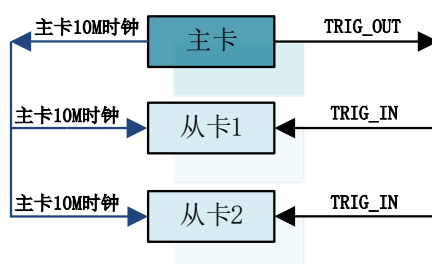


图 4-9-1 主从卡级联

采用共同的外时钟时，置时钟源为外部时钟源，且所有板卡的所有配置参数应保持一致。连接好被采信号，启动所有板卡，此时采集卡并不采集，进入等待状态，直到外部时钟信号接入时所有板卡才开始同时动作。这种连接方式实现了多卡同步启动的功能。

共同的外时钟方式多卡同步配置参数：

	主卡参数配置	从卡参数配置
时钟源	外部时钟	外部时钟
主设备是否使能	是	否
触发源	软件触发、模拟触发、数字触发	同步信号触发
触发方向	上升、下降、上升下降均触发	同主卡设置一样
同步触发源	TRIG0—TRIG7	同主卡设置一样

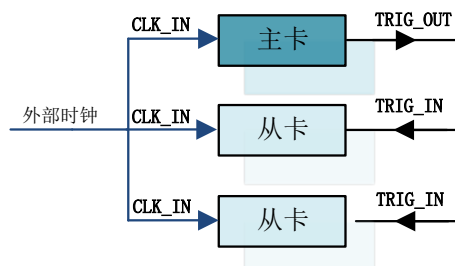


图 4-9-2 采用共同外时钟

## 5 触发

### 5.1 触发功能框图

PCIe8920 支持软件触发、通道触发（CH0 和 CH1 触发）、外部触发、同步信号触发。各种触发源通过软件选择。

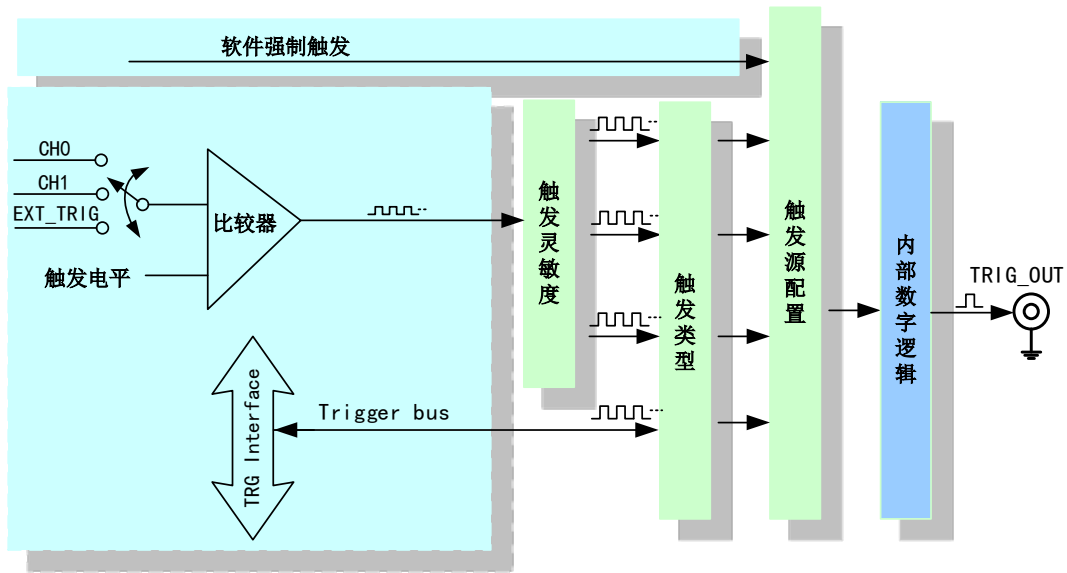


图 5-1-1 AI 触发功能框图

理想中的通道触发（ATR）和外部触发(EXT\_TRIG)信号是没有抖动的。但实际中的通道触发和外部触发信号会有很大的抖动，使用触发灵敏度可以很好的抑制抖动。

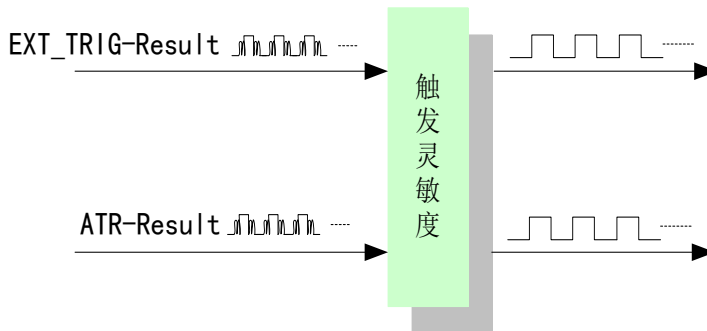


图 5-1-2 触发灵敏度

### 5.2 触发功能

通过触发事件可以开始或停止当前的采集任务。用户在配置触发时，需要确定产生该触发的条件及该触发事件所引起的动作。PCIe8920 支持内部软件触发、外触发、同步信号触发和通道触发，用户可以通过软件配置触发源。

#### 5.2.1 软件触发

选择软件触发时，用户不需要连接任何外部触发信号，由软件自动产生触发信号。

#### 5.2.2 通道触发

选择通道触发时，用户可以选择 CH0 或 CH1 作为模拟触发信号的输入端口，通过软件设置触发电

平；也可以通过软件设置触发类型。触发类型可选为边沿触发、窗触发、脉冲触发。边沿触发有上升沿触发、下降沿触发、上下边沿均触发；窗触发有窗内和窗外触发；脉冲触发有大于设定值、小于设定值、等于设定值和不等设定值，且每个都有触发极性的设置，如正极性/正向和负极性/负向。

### 5.2.3 外部触发

选择外部触发时，需要通过 EXT\_TRIG 的 BNC 连接器接入外部±2V 的触发信号，其它设置和触发条件与外部模拟触发相同；当所加的外部触发信号与软件设置相匹配时，触发事件发生。

### 5.2.4 同步信号触发

选择同步信号触发源时，板卡接收从 TRIG 线上传来的标准 TTL 数字信号，当所加 TTL 数字信号的上升沿或下降沿与软件设置相匹配时，触发事件发生。

## 5.3 触发类型

PCIe8920 的触发类型可通过软件选择，有模拟边沿触发、模拟窗触发、数字脉冲触发三种，每一种触发下都有相应的触发方向选择，具体如图 5-3-1 所示。

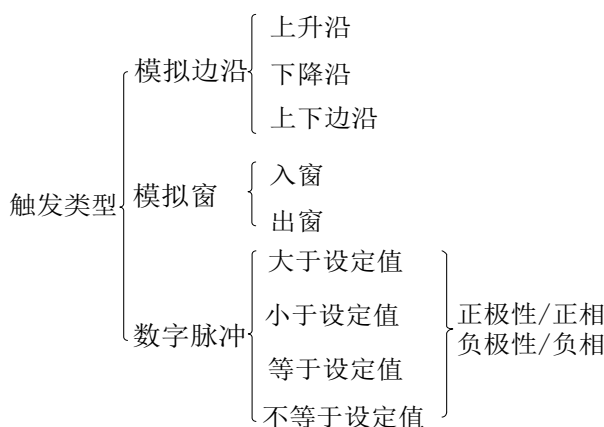


图 5-3-1

### 5.3.1 模拟边沿触发功能

模拟边沿触发是将变化的模拟信号作为触发源。该触发源信号通过模拟外触发输入管脚(CH0、CH1、EXT\_TRIG)接入，与预设触发电平信号 (fTriggerLevel) 进入比较器进行比较。比较器输出高低电平来触发 AI 采集，如图 5-3-2 所示。

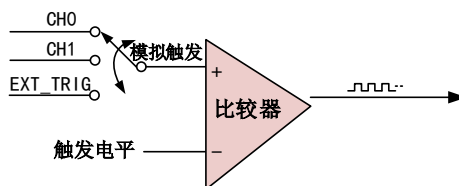


图5-3-2 模拟触发比较器

模拟边沿触发是根据触发源信号相对于触发电平的变化特征来触发 AI 采集的。即利用模拟比较器输出结果的边沿信号作为触发条件。

模拟边沿触发方向分为：下降沿触发、上升沿触发、变化触发。

以模拟边沿触发的下降沿触发为例来说明，具体过程如图 5-3-3 所示。模拟边沿触发的上升沿触发、变化触发不再陈述。



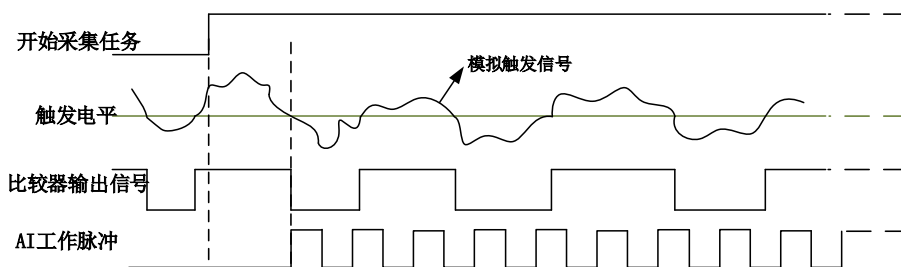


图5-3-3 模拟边沿触发--下降沿触发

当触发方向选择下降沿触发连续采集时，即比较器输出变为负时为有效的触发电平。点击“开始采集任务”按钮，AI 并不立刻采集数据，当模拟边沿触发源信号从大于触发电平变化至小于触发电平时，触发信号变为低电平，AI 立刻开始采集数据，直到此次采集任务结束或者点击“停止采集任务”按钮时停止。

### 5.3.2 模拟窗触发功能

模拟窗触发是将变化的模拟信号规定到一定范围内作为触发源。该触发源信号通过模拟输入管脚 (CH0、CH1、EXT\_TRIG)接入，与预设触发电平信号 (fTriggerLevel) 进入比较器进行高速比较。比较器输出高低电平来触发 AI 采集，如图 5-3-4 所示。

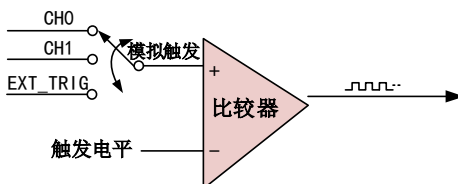


图5-3-4 比较器

模拟窗触发是根据触发源信号相对于触发电平的变化特征来触发 AI 采集的。即利用模拟比较器输出结果的边沿信号作为触发条件。

模拟窗触发方向分为：出窗、入窗。

以模拟窗触发的入窗为例来说明，具体过程如图 5-3-5 所示。模拟触发的出窗、出入窗不再陈述。

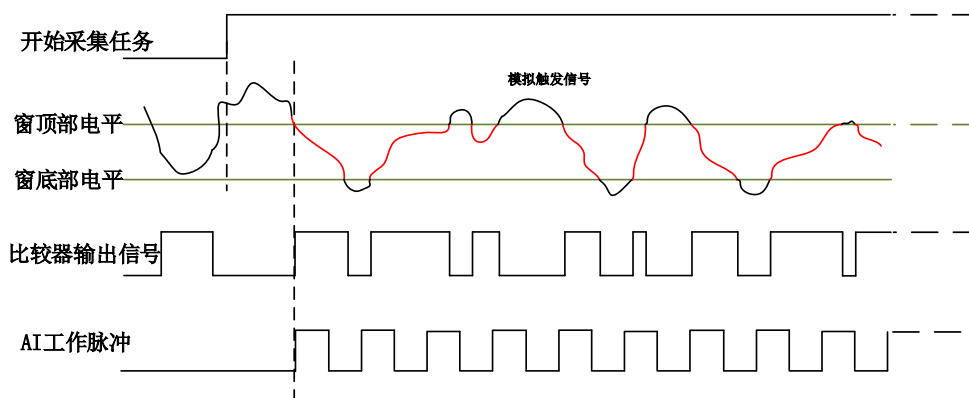


图5-3-5 模拟窗触发--入窗

当触发方向选择入窗时，即比较器的输出选择会在窗顶部与窗底部之间的电平为高电平。点击“开始采集任务”按钮，AI 并不立刻采集数据，当模拟触发源信号进入窗的电压范围时，AI 立刻开始采集数据，直到此次采集任务结束或者用户点击“停止采集任务”按钮时停止。

### 5.3.3 脉冲触发

选择脉冲触发时，可以在触发脉宽设置栏设置脉宽大小，单位为 ns；可选择脉冲触发极性为正极性（正相）或负极性（负相）。正极性为所加模拟触发信号大于设定触发电平值的时间，负极性为所加模拟触发信号小于设定触发电平值的时间，如图 5-3-6 所示：

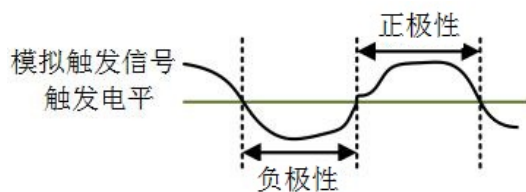


图 5-3-6 脉冲框图

当触发极性选择为正极性时：

大于设定值：当正极性的持续时间大于脉冲触发宽度设置值时，触发事件发生；

小于设定值：当正极性的持续时间小于脉冲触发宽度设置值时，触发事件发生；

等于设定值：当正极性的持续时间等于脉冲触发宽度设置值时，触发事件发生；

不等于设定值：当正极性的持续时间不等于于脉冲触发宽度设置值时，触发事件发生；

当脉冲极性选择为负极性时，工作原理同正极性相似，在此不再陈述。

### 5.3.4 外部数字触发

选择外部数字触发源时，需要通过 TRIG BNC 接头接入标准 TTL 数字信号，其他设置设置和触发条件与外部模拟触发相同；当所加 TTL 数字信号与软件设置相匹配时，触发事件发生。

## 6 产品保修

### 6.1 保修

产品自出厂之日起，两年内用户凡遵守运输、贮存和使用规则，而质量低于产品标准者公司免费修理。

### 6.2 技术支持与服务

如果您认为您的产品出现故障，请遵循以下步骤：

- 1)、描述问题现象。
- 2)、收集所遇问题的信息。

如：硬件版本号、软件安装包版本号、用户手册版本号、物理连接、软件界面设置、操作系统、电脑屏幕上不正常信息、其他信息等。

硬件版本号：板卡上的版本号，如 D0189200-01。

软件安装包版本号：安装软件时出现的版本号或在“开始”菜单 → 所有程序 → 阿尔泰测控演示系统 → PCIe8920 中查询。

用户手册版本号：在用户手册中关于本手册中查找，如 V6.00.01

- 3)、打电话给您的供货商，描述故障问题。
- 4)、如果您的产品被诊断为发生故障，我们会尽快为您解决。

### 6.3 返修注意事项

在公司售出的产品包装中，用户将会找到该产品和这本说明书，同时还有产品质保卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡、用户问题描述单同产品一起寄回本公司，以便我们尽快的为您解决问题。

## 附录 A：各种标识、概念的命名约定

CN1、CN2.....CNn 表示设备外部引线连接器(Connector)，如 37 芯 D 型头等，n 为连接器序号(Number)。

J1、J2.....Jn 表示外部信号输入接线柱,n 为接线柱序号。

JP1、JP2.....JPn 表示跨接套或跳线器(Jumper), n 为跳线器序号(Number)。

AI0、AI1.....AI<sub>n</sub> 表示模拟量输入通道引脚(Analog Input), n 为模拟量输入通道编号(Number)。

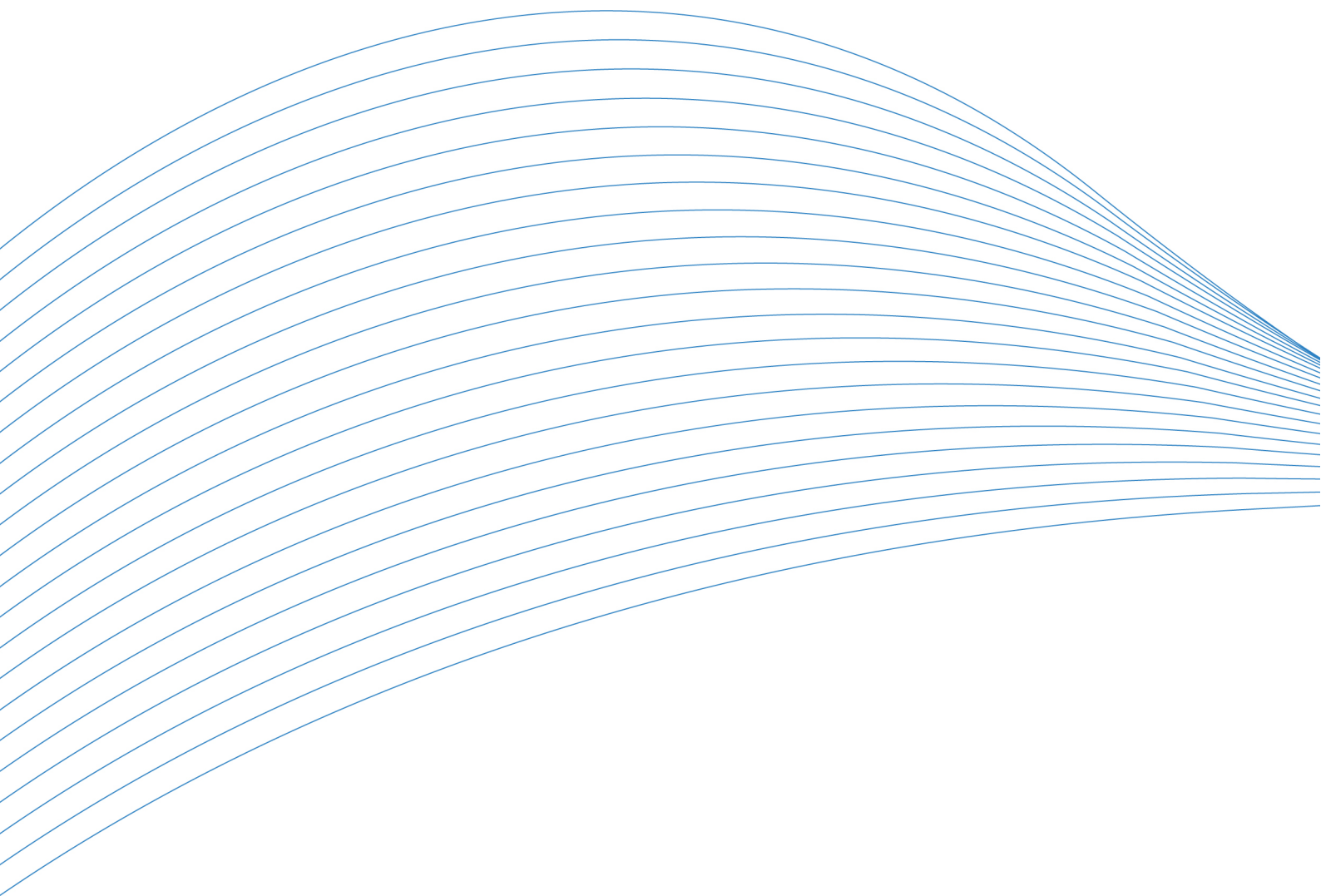
AO0、AO1.....AO<sub>n</sub> 表示模拟量输出通道引脚(Analog Output), n 为模拟量输出通道编号(Number)。

DI0、DI1.....DI<sub>n</sub> 表示数字量 I/O 输入引脚(Digital Input), n 为数字量输入通道编号(Number)。

DO0、DO1.....DO<sub>n</sub> 表示数字量 I/O 输出引脚(Digital Output), n 为数字量输出通道编号(Number)。

P2 20 芯 TRIG 总线连接插头

CLK-IN 外部时钟信号



北京阿尔泰科技发展有限公司

服务热线：400-860-3335

邮编：100086

传真：010-62901157